

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005年1月6日 (06.01.2005)

PCT

(10) 国際公開番号  
WO 2005/001804 A1

(51) 国際特許分類7: G09G 3/36, 3/20

(21) 国際出願番号: PCT/JP2004/009235

(22) 国際出願日: 2004年6月23日 (23.06.2004)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:  
特願2003-186428 2003年6月30日 (30.06.2003) JP

(71) 出願人(米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川6丁目7番35号 Tokyo (JP).

(72) 発明者; および  
(75) 発明者/出願人(米国についてのみ): 村瀬 正樹

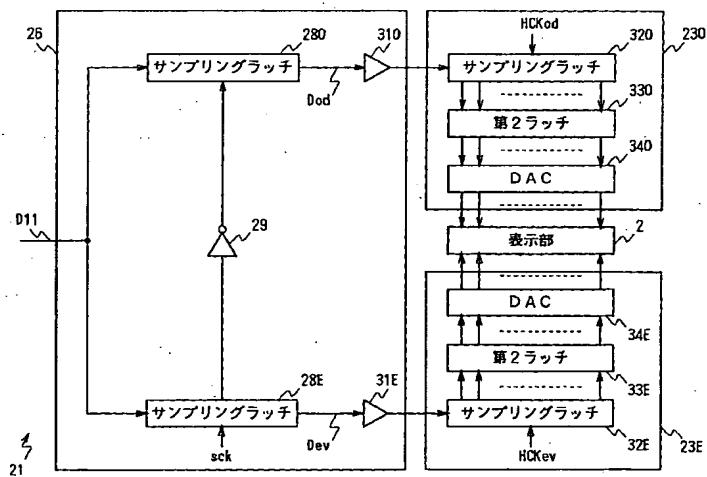
(54) 代理人: 多田繁範 (TADA, Shigenori); 〒1700013 東京都豊島区東池袋2丁目45番2号ステラビル501多田特許事務所 Tokyo (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, RU, SE, TR, TW, VE, ZA, ZW

/統葉有/

(54) Title: FLAT DISPLAY UNIT

(54) 発明の名称: フラットディスプレイ装置



280...SAMPLING LATCH  
28E...SAMPLING LATCH  
320...SAMPLING LATCH  
32E...SAMPLING LATCH  
330...SECOND LATCH  
33E...SECOND LATCH  
2...DISPLAY PART

(57) Abstract: A flat display unit is applied to, for example, a liquid crystal display unit having a drive circuit integrally formed on an insulating substrate to sample tone data Dod, Dev in respective systems on corresponding horizontal drive circuits (23O, 23E) at a timing corresponding to sampling conducted when tone data (D11) is distributed to a plurality of systems.

(57) 要約: 本発明は、例えば絶縁基板上に駆動回路を一体に形成した液晶表示装置に適用して、階調データ D11 を複数系統に振り分ける際のサンプリングに対応するタイミングで、各系統の階調データ D o d, D e v を対応する水平駆動回路 23O, 23E でサンプリングする。

WO 2005/001804 A1